

Stručné porovnanie von Neumannovej a Harvardskej architektúry, ktoré sa používajú v počítačových systémoch a mikrokontroléroch :)

	Von Neumannova architektúra	Harvardská architektúra
Pamäť	Jedna spoločná pamäť pre programový kód aj dáta.	Oddelená pamäť pre programový kód a dáta.
Zbernica	Jedna zbernica na prenos inštrukcií aj dát ^[1] .	Dve samostatné zbernice; paralelný prístup k inštrukciám a dátam.
Výhoda	Jednoduchšia implementácia, lacnejšia.	Rýchlejší výkon, efektívnejšie spracovanie.
Nevýhoda	Pomalší prístup, keď CPU musí čakať na prenos dát/inštrukcií.	Zložitejšia a drahšia implementácia.
Použitie	Bežné počítače, niektoré mikrokontroléry.	Mikrokontroléry, napríklad Arduino, DSP procesory.
Príklad	Bežný PC procesor, napríklad Intel x86, používa von Neumannovu architektúru.	Arduino Uno (AVR) používa Harvardskú architektúru. Má oddelenú Flash pamäť pre kód a SRAM pre dáta.

^[1] Môže dôjsť k tzv. úzkemu hrdlu (bottlenecku).